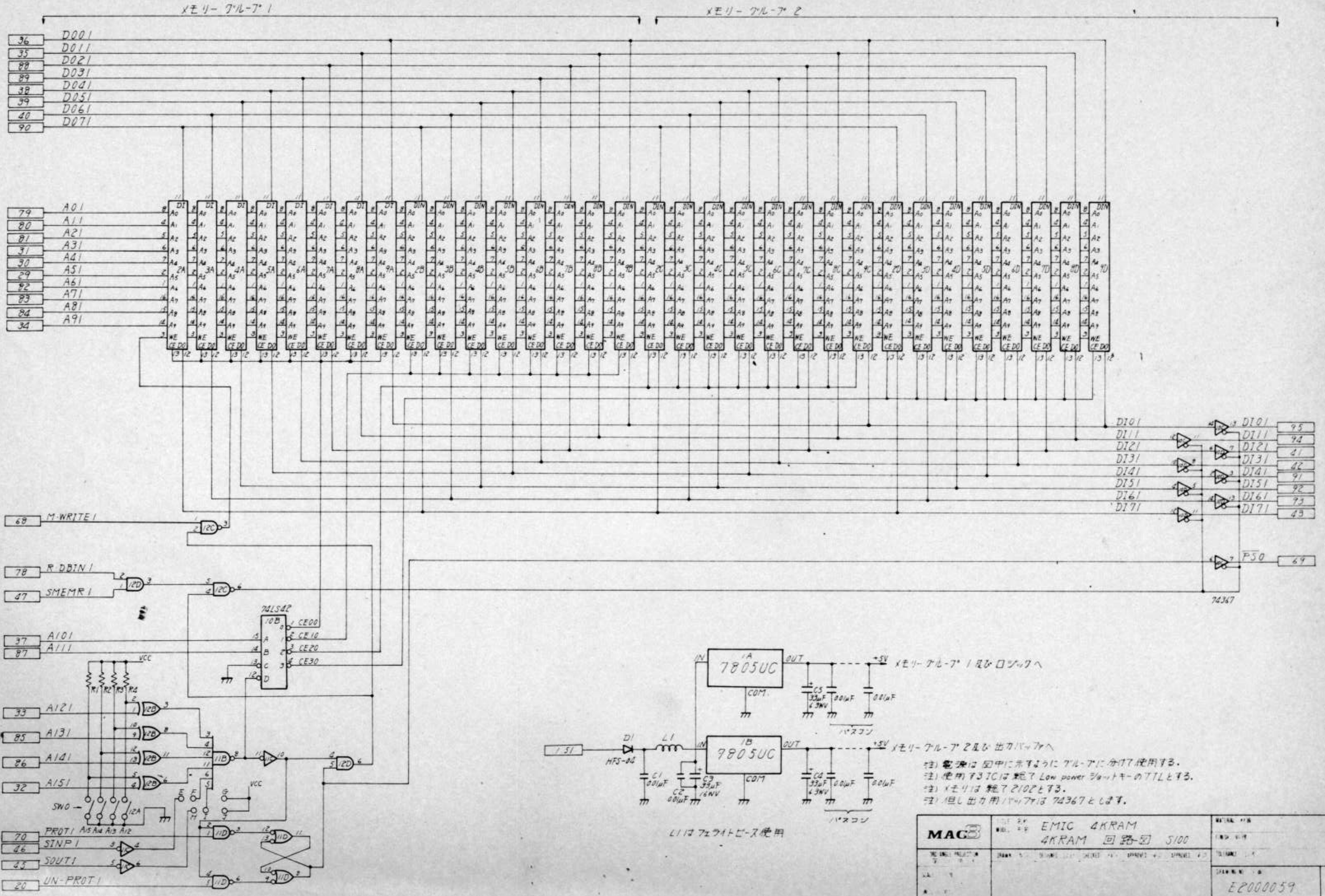
メモリー グループ 1
メモリー グループ 2
36 DO01
35 DO11
88 DO21
89 DO31
38 DO41
39 DO51
40 DO61
90 DO71
79 A01
80 A11
81 A21
31 A31
30 A41
29 A51
82 A61
83 A71
84 A81
34 A91
2A
3A
4A
5A
6A
7A
8A
9A
2B
3B
4B
5B
6B
7B
8B
9B
2C
3C
4C
5C
6C
7C
8C
9C
2D
3D
4D
5D
6D
7D
8D
9D
DI
DIN
A0
A1
A2
A3
A4
A5
A6
A7
A8
A9
WE
CE
DO
68 M-WRITE1
12C
78 R-DBIN1
47 SMEMR1
12D
74LS42
10B
CE00
CE10
CE20
CE30
37 A101
87 A111
VCC
R1
R2
R3
R4
33 A121
85 A131
86 A141
32 A151
12B
11B
11C
11D
SW0
12A
A15 A14 A13 A12
E
F
G
H
70 PROT1
46 SINP1
45 SOUT1
20 UN-PROT1
DI01 95
DI11 94
DI21 41
DI31 42
DI41 91
DI51 92
DI61 93
DI71 43
PS0 69
74367
1A
7805UC
1B
7805UC
IN
OUT
COM
+5V
メモリーグループ 1 及び ロジックへ
メモリーグループ 2 及び 出力バッファへ
1 51
D1
HFS-04
L1
C1 0.01μF
C2 0.01μF
C3 33μF 16WV
C4 33μF 6.3WV
C5 33μF 6.3WV
0.01μF
パスコン
L1はフェライトビーズ使用

注) 電源は図中に示すようにグループに分けて使用する.
注) 使用するICは総て Low power ショットキーのTTLとする.
注) メモリは総て2102とする.
注) 但し出力用バッファは 74367とします.

MAC3
EMIC 4KRAM
4KRAM 回路図 S100
E2000059