

8.8.78

2.7 MOS-Speicher

660 412 A, B1-3

# MOS-Speicher 64 + 4 K

## Stecker J1

1	ØV	41	ØV
2	+5V	42	+5V
3		43	
4	ØV	44	ØV
5		45	
6		46	AIØ9
7		47	AIØ8
8	P-DIØ	48	AIØ7
9	P-DI1	49	AI12
10	P-DI2	50	AI11
11	P-DI3	51	ØV
12	P-DI4	52	AI1Ø
13	P-DI5	53	AIØ4
14	P-DI6	54	ØV
15	P-DI7	55	AIØ5
16		56	AIØ6
17	P-DOØ	57	ØV
18	P-DO1	58	AIØ1
19	P-DO2	59	AIØ2
20	P-DO3	60	ØV
21	P-DO4	61	AIØ3
22	P-DO5	62	AI13
23	P-DO6	63	GR
24	P-DO7	64	COOP
25		65	
26	AI15	66	ØV
27		67	ØV
28	MS1	68	
29	MS2	69	
30	MS3	70	AIØØ
31	BCL2	71	
32		72	
33	MB	73	XAI1
34	AI14	74	XAI1
35	BCL1	75	XAI2
36	DA	76	XAI2
37	TIOP	77	XAI3
38	MP	78	XAI3
39		79	RP
40	ØV	80	ØV

## Stecker J2

1	ØV	41	ØV
2	DIØ6	42	DIØ1
3	DIØ7	43	DIØØ
4	DIØ5	44	DIØ8
5	DIØ4	45	DI17
6	DOØ6	46	DOØ3
7	DOØ7	47	DOØ2
8	DOØ5	48	DOØ1
9	DOØ4	49	DOØØ
10	DIØ3	50	DOØ8
11	DIØ2	51	DO17
12	P-AØØ	52	DI16
13	P-AØ1	53	DO16
14	P-AØ2	54	DO15
15	P-AØ3	55	ØV
16	P-AØ4	56	DI15
17	P-AØ5	57	DI14
18	P-AØ6	58	DO14
19	P-AØ7	59	DO13
20	P-AØ8	60	ØV
21	P-AØ9	61	DI13
22	P-A1Ø	62	DI12
23	P-A11	63	DO12
24	P-SEL	64	ØV
25	P-RP	65	ØV
26	P-RDY	66	ØV
27	P-BUSY	67	ØV
28	P-RWS	68	ØV
29	P-PE	69	DO11
30		70	DI11
31		71	DI1Ø
32		72	DO1Ø
33	+9V	73	DOØ9
34	+9V	74	DIØ9
35	ØV	75	
36	+15V	76	+15V
37	ØV	77	ØV
38		78	
39	+5V	79	+5V
40	ØV	80	ØV

Benennung: 64+4K MOS-SPEICHER  
Steckerbelegung

Datum: 16.2.78  
Gepr: 57.7.78  
Kibedi: [Signature]  
Komm.-Nr:

Zählung nach Nr.: 660412  
Ind. Zeichen: A 0117 01

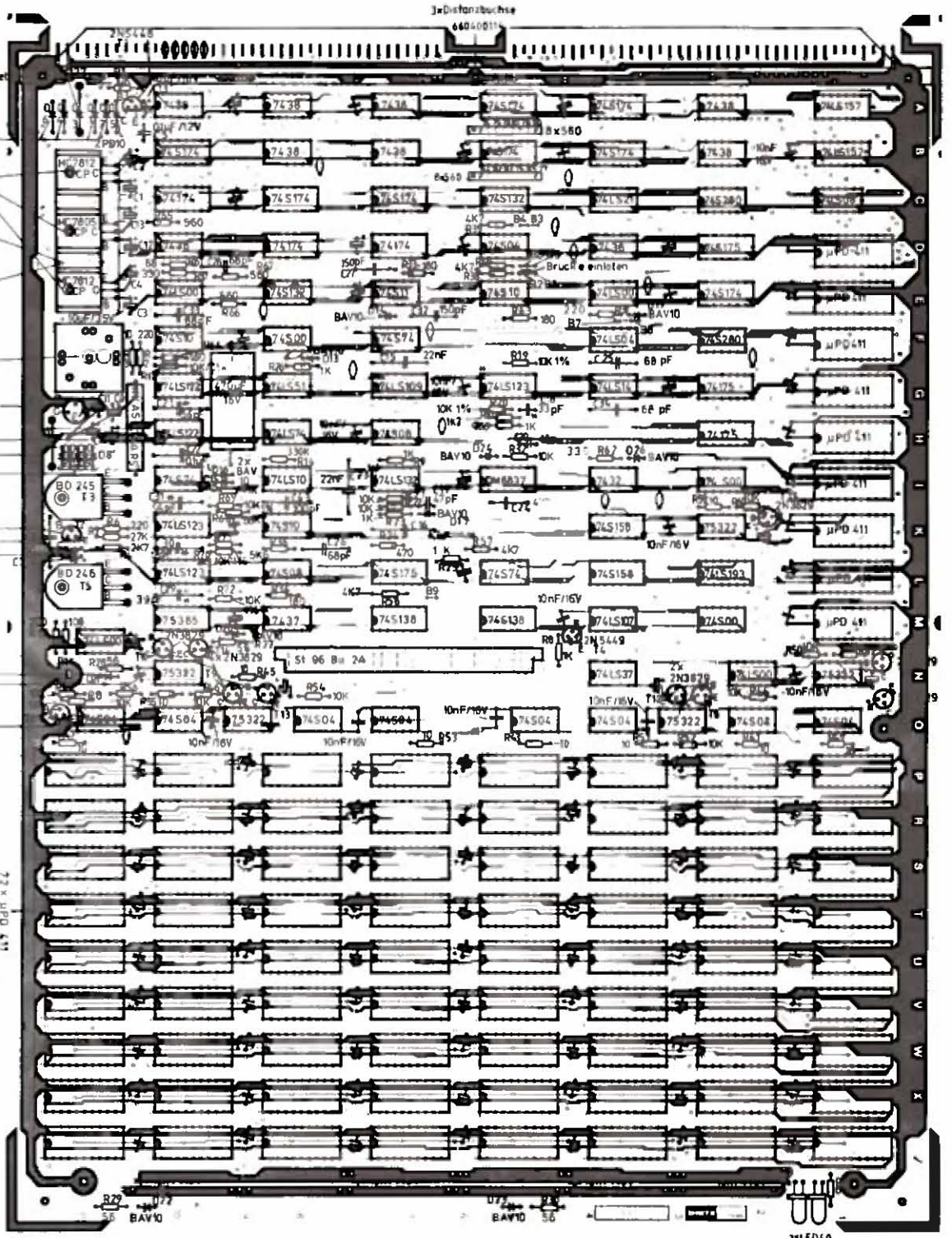
Computer SYSTEME

28.78  
28.78  
9.2.78

Zum: B3, B1, B1  
Name: Abt. / Sachb.  
Datum: [Blank]  
Ansprung: [Blank]

Erst: [Blank]



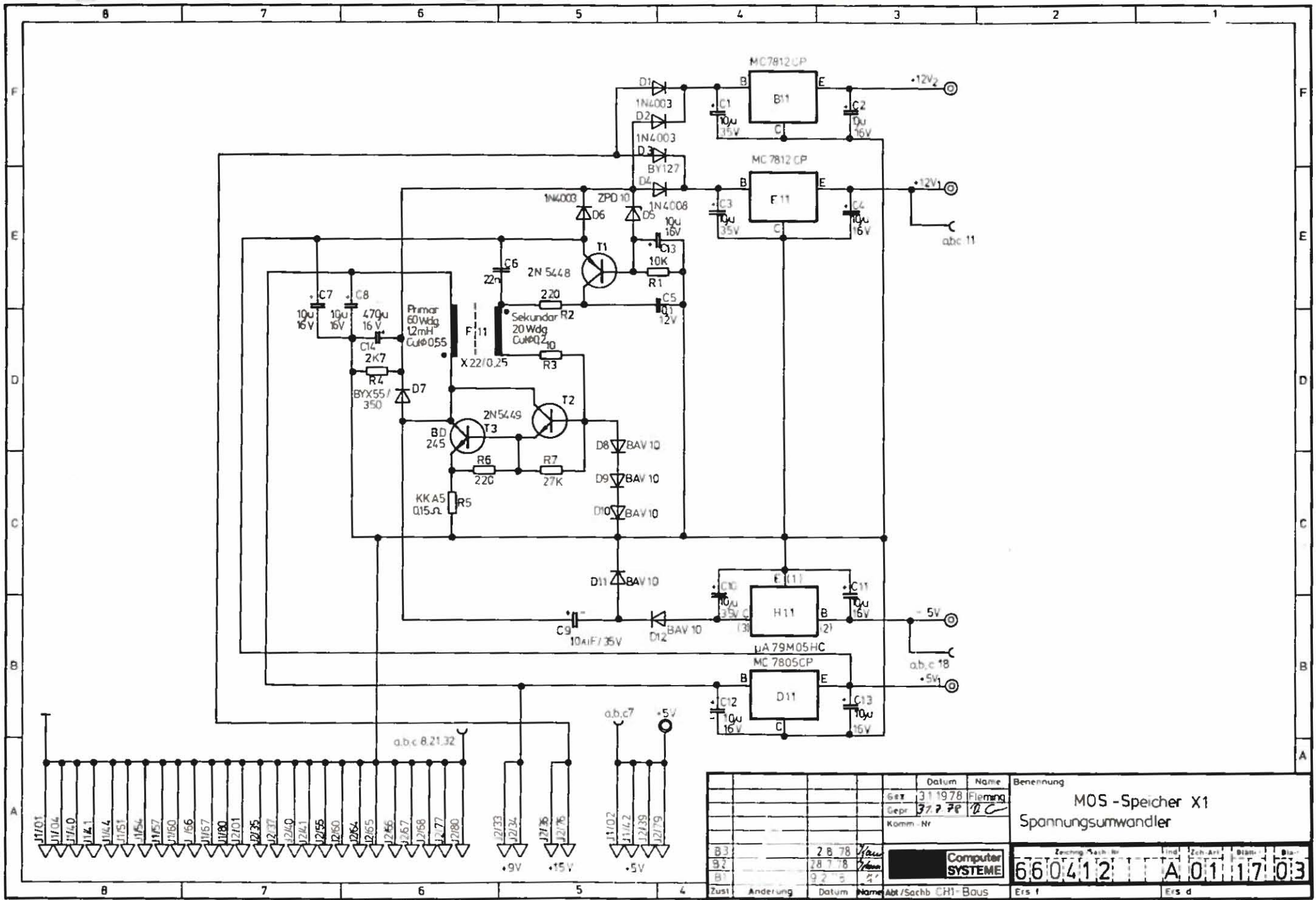


Leiterplattenhersteller  
 660 100043  
 4x1N4003  
 Kühlkörper  
 660 171 107  
 Kontaktblech  
 660 400 141  
 Isolierplatte  
 660 400 151  
 Trafos  
 660 60100  
 1A 79M05HC  
 10µF / 35V  
 BYK 55 / 350  
 5x BAV10  
 2N5449  
 22nF  
 2x 10µF / 16V  
 2N5449  
 22nF  
 2x 10µF / 16V

Bauhöhe Best-Seite mm  
 Leit-Seite mm  
 \* Toleranz  $\leq 2,5\%$   
 abkleben  
 trennen  
 nach U.S. Weisung einsetzen  
 auf der Lötseite abkleben  
 Keine Bohrungen senken  
 72 x 480 µm  
 auf Lösung 010877P1

83	2.8.78	127.18	16.2.78
82	21.3.78	16.2.78	
81			
80			
79			
78			
77			
76			
75			
74			
73			
72			
71			
70			
69			
68			
67			
66			
65			
64			
63			
62			
61			
60			
59			
58			
57			
56			
55			
54			
53			
52			
51			
50			
49			
48			
47			
46			
45			
44			
43			
42			
41			
40			
39			
38			
37			
36			
35			
34			
33			
32			
31			
30			
29			
28			
27			
26			
25			
24			
23			
22			
21			
20			
19			
18			
17			
16			
15			
14			
13			
12			
11			
10			
9			
8			
7			
6			
5			
4			
3			
2			
1			

23-05  
 Montage LED 40

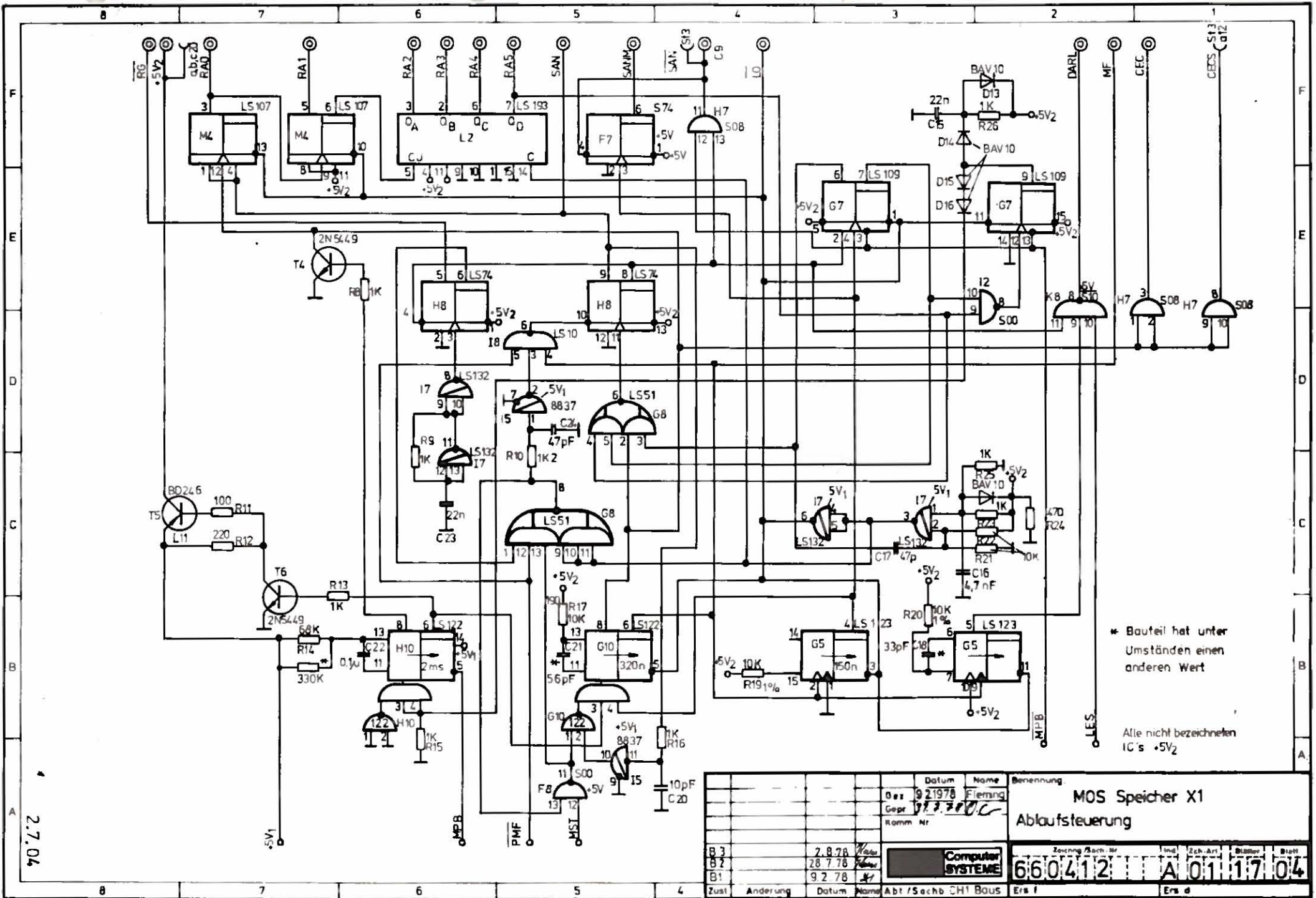


2.7.03

Datum		Name		Benennung	
31.10.78	31.10.78	Fleming		MOS-Speicher X1	
Gepr. 27.9.78				Spannungsumwandler	
Komm.-Nr.					
B3	28.7.78			Zerlegung	28.7.78
B2	28.7.78			Ing.	28.7.78
B1	9.2.78			Zsch.-Art.	9.2.78
Zust.		Anderung		Datum	9.2.78
Name		Abt./Sachb.		CH1-Baus	9.2.78
Ers f		Ers d		660412	
Ers f		Ers d		A 01 17 03	

Computer SYSTEME



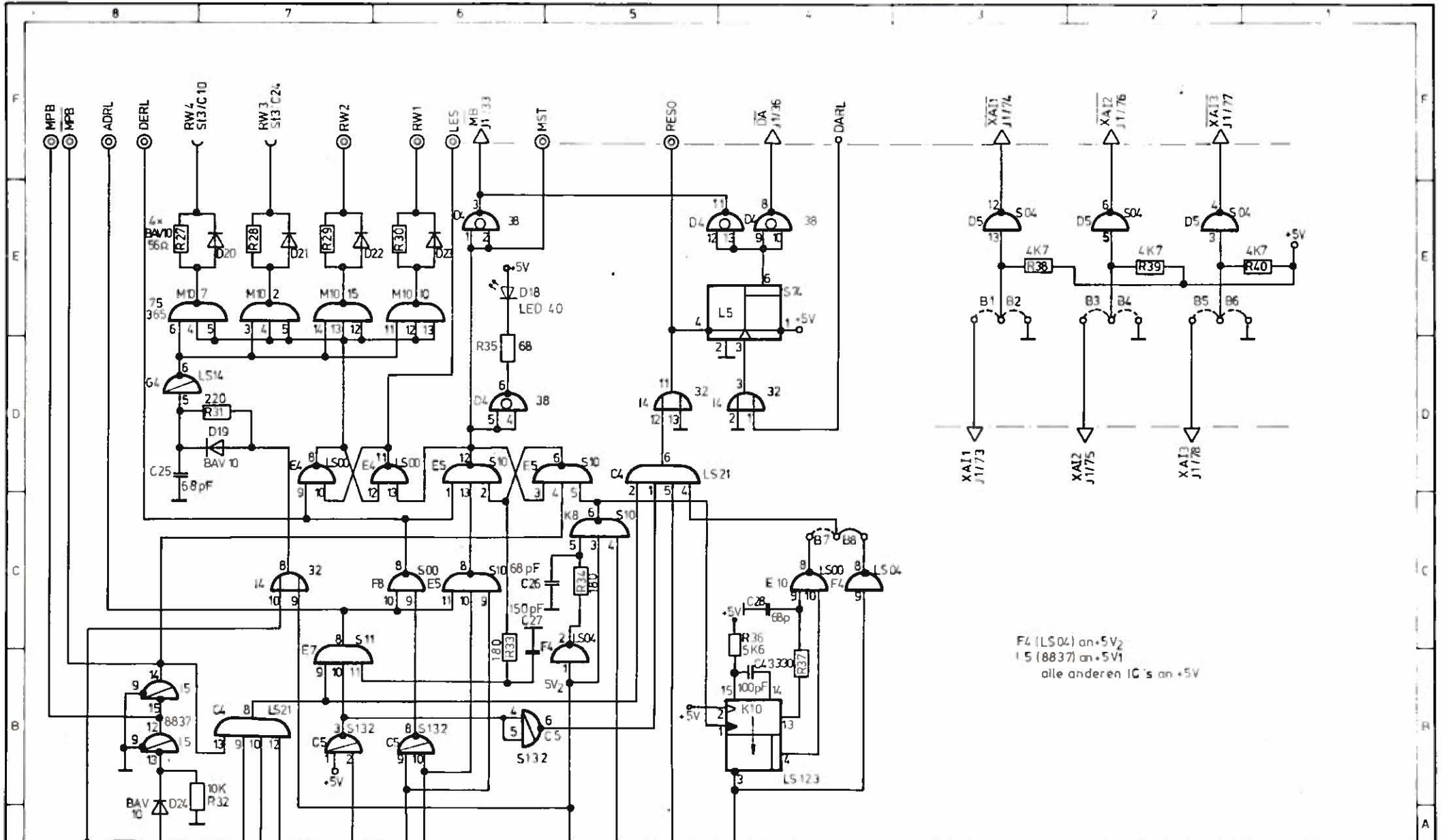


\* Bauteil hat unter Umständen einen anderen Wert

Alle nicht bezeichneten IC's +5V2

		Datum	Name	Benennung
		08. 9.2.1978	Fleming	MOS Speicher X1
		Gepr. 9.2.78		Ablaufsteuerung
		Namm Nr.		
B3	2.8.78			
B2	28.7.78			
B1	9.2.78			
Zust.	Änderung	Datum	Name	Abt./Sachb. CH1 BAUS
				Ers f
				Ers d
				Computer SYSTEME
				Zählung Sach. Nr. 660412
				1mg 2sch. Art. A 01.17.04

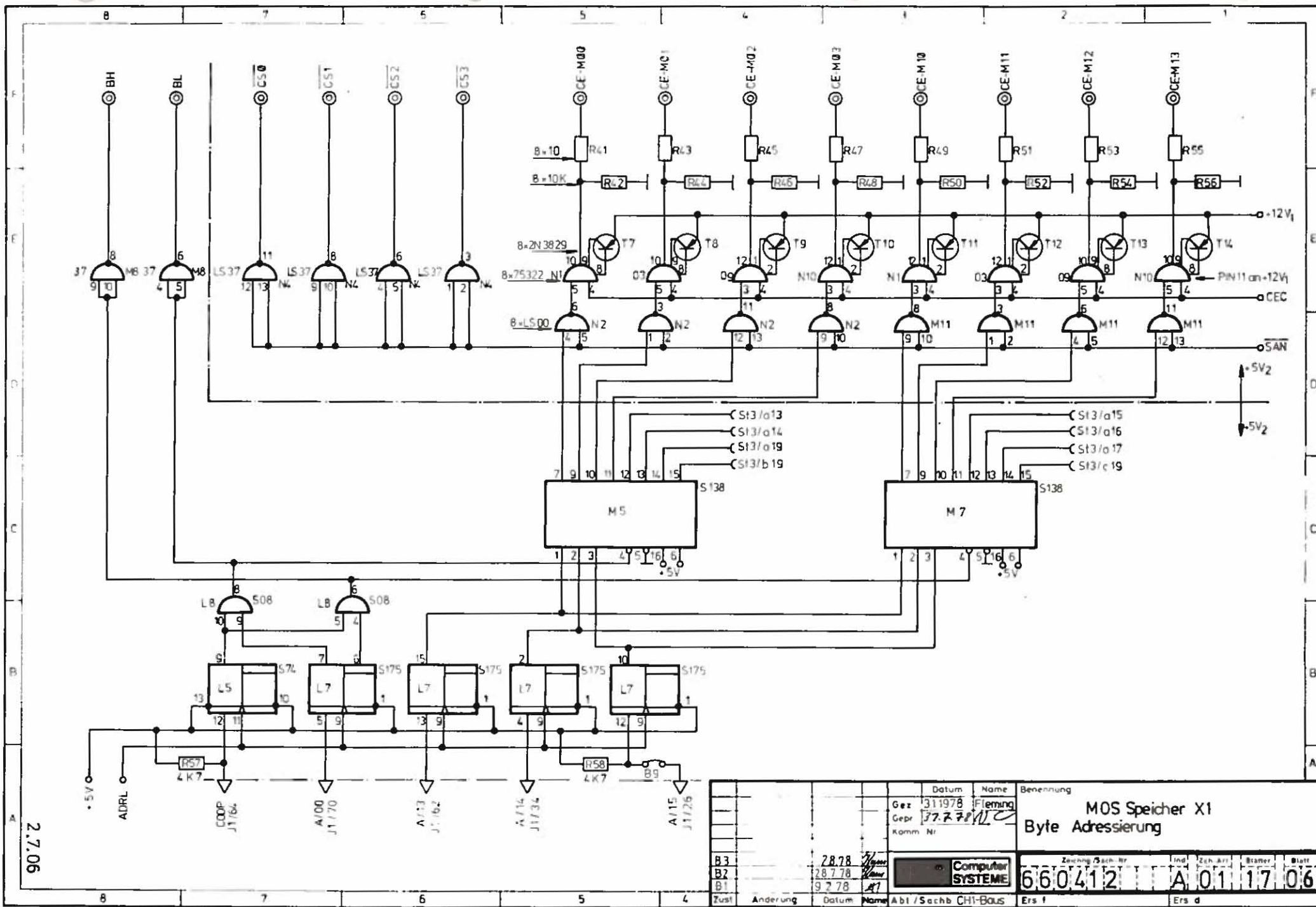
2.7.04



F4 (LS04) an +5V<sub>2</sub>  
 I5 (8837) an +5V<sub>1</sub>  
 alle anderen IC's an +5V

2.7.05

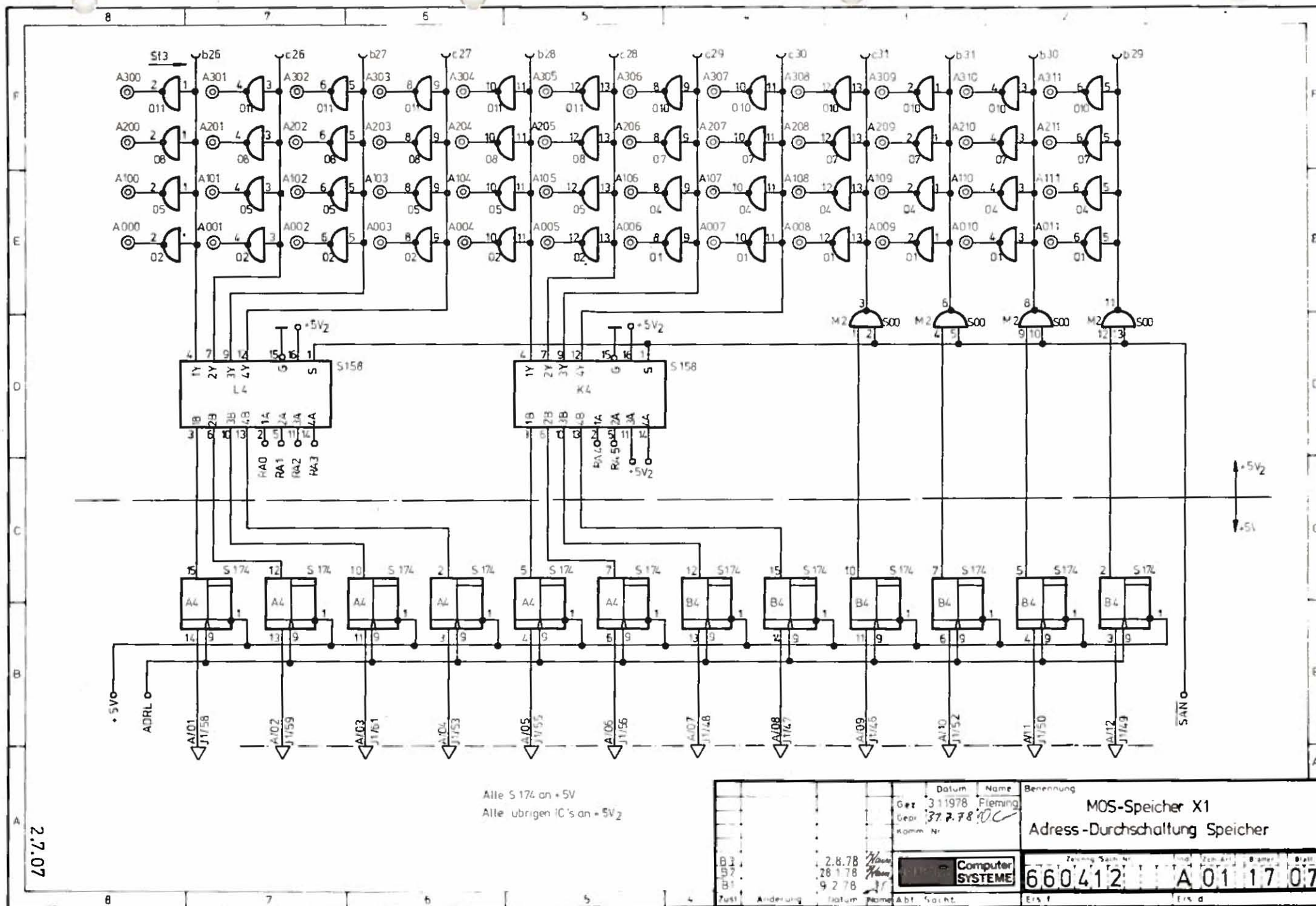
Datum		Name		Benennung	
Gez	311978	Fleming	MOS-Speicher X1		
Gepr	27.7.78	Speicher - Anwahl			
Komm. Nr.					
B3	28.7.78	Computer SYSTEME		Zeichn. Sach. Nr.	660412
B2	28.7.78			Find	A 01
B1	9.2.78			Zsch. Art.	17
Zust. Änderung		Datum		Blatt	
				17 05	
Abt./Sachb. CHI-Baus		Ers. f		Ers. d	



2.7.06

Gez. 31.1978		Name Fleming		Benennung	
Gepr. 27.7.78		MOS Speicher X1		Byte Adressierung	
Komm. Nr.		Zuordnung		Blatt	
28.7.78		Computer SYSTEME		660412	
9.7.78		A1		A 01 17 06	
Zust.	Anderung	Datum	Name	Abt./Sachb.	CHI-Baus
				Ers f	Ers d



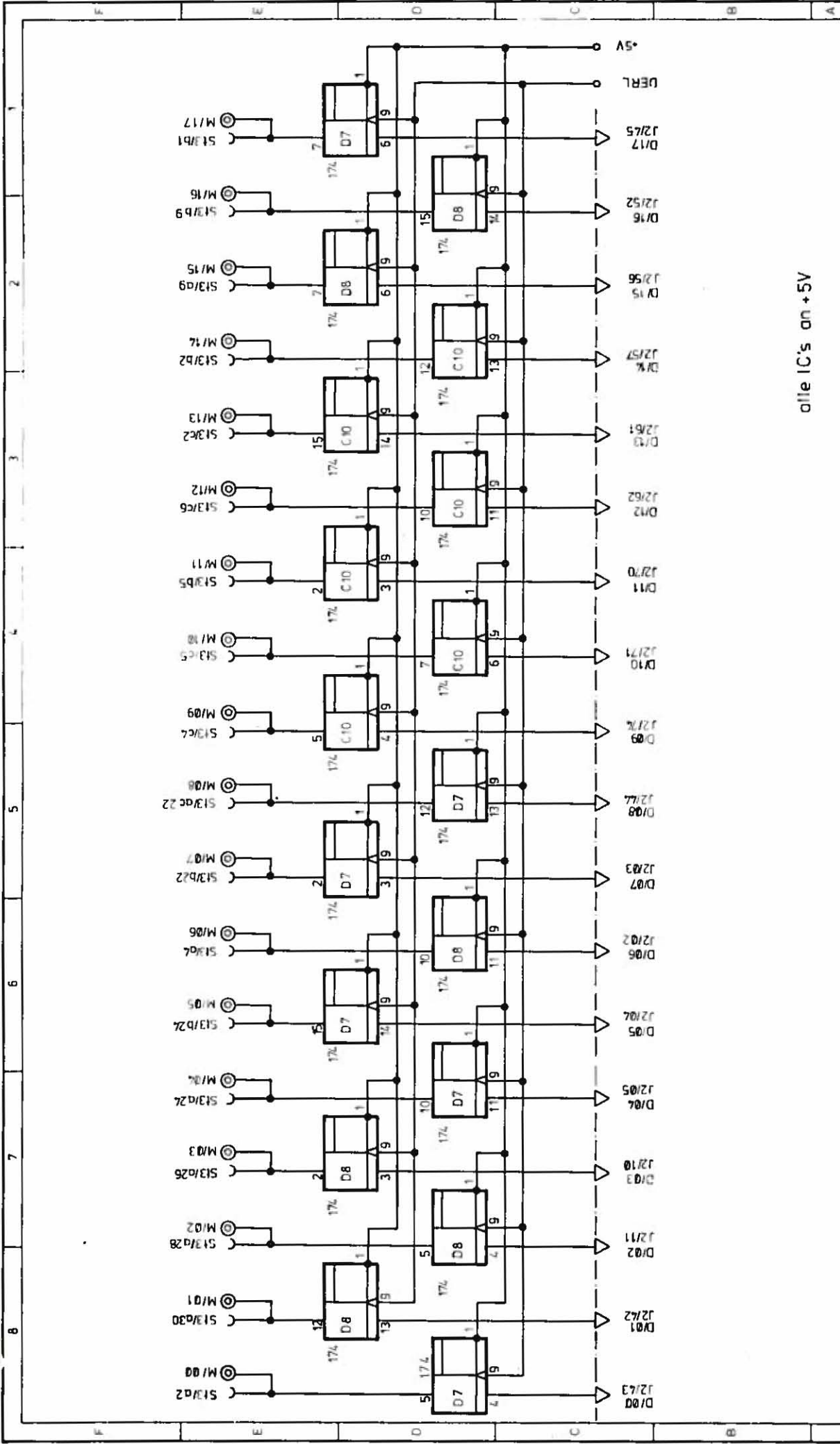


Alle S 174 an +5V  
 Alle ubrigen IC's an +5V2

Datum		Name		Benennung	
3.1.1978		Fleming		MOS-Speicher X1	
Gez. 37.7.78		Komm. Nr.		Adress-Durchschaltung Speicher	
2.8.78		Computer SYSTEME		Zeichn. Sach. Nr.	
28.1.78		660412		Ind. Ech. Art. P. mater. Blatt	
9.2.78		A 01 17 07		Ers. f. Ers. d.	

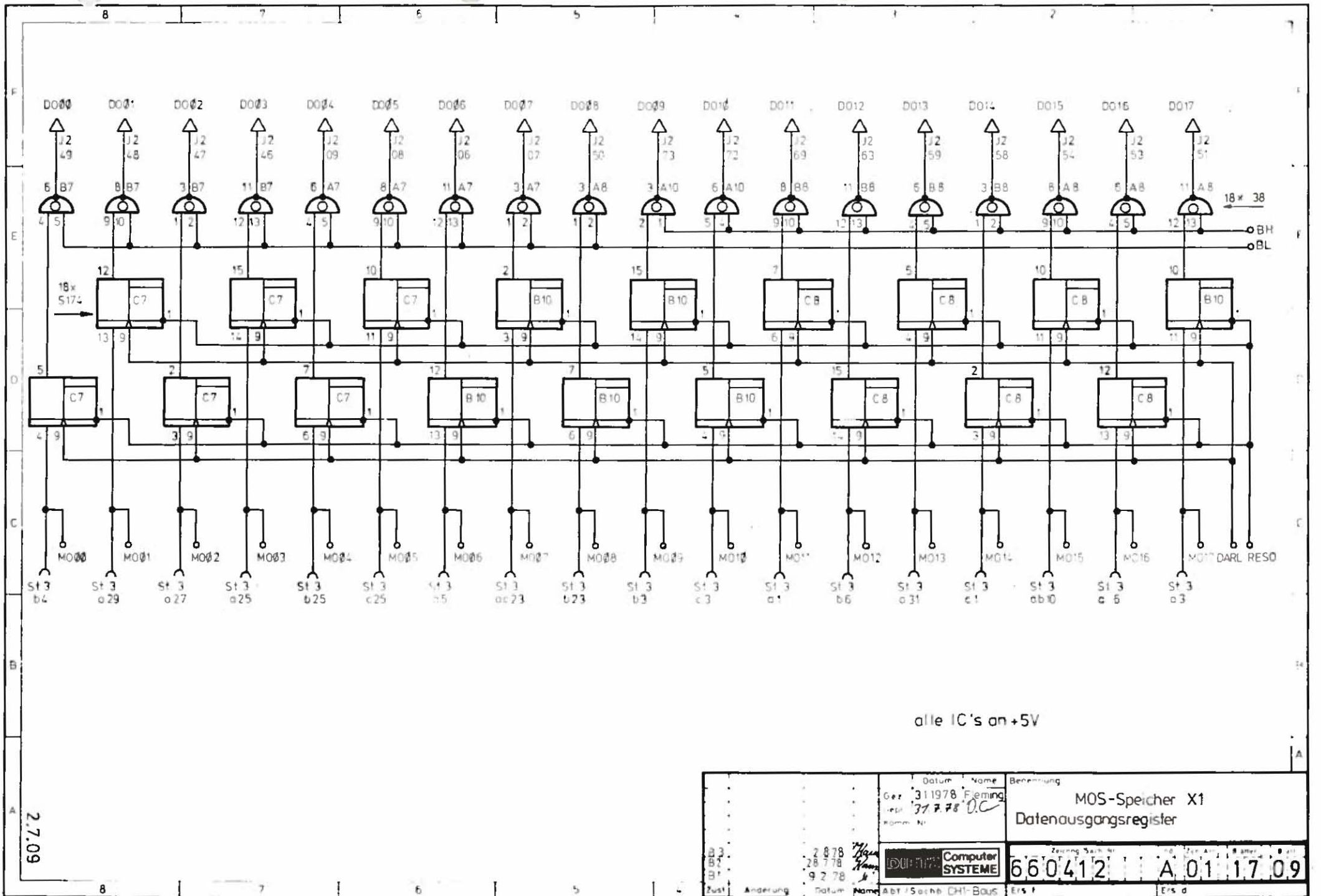
2.7.07





alle IC's an +5V

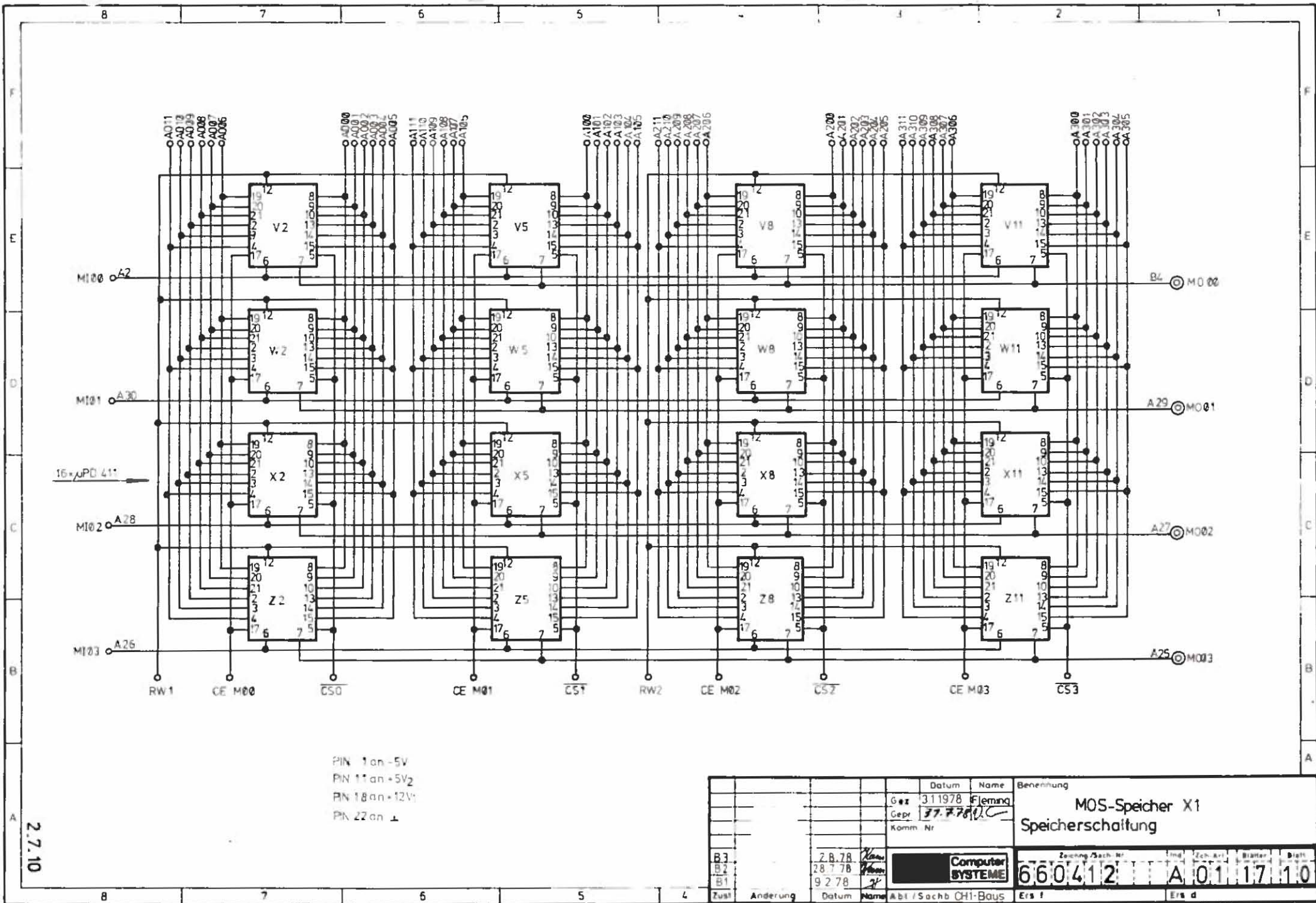
Datum: 3.1.1978 Gepr.: [Signature] Name: G. Fleming		Benennung: MOS - Speicher X1 Dateneingangsregister	
Zeichnung Nr.: 660412 Blatt: 1 von 1		Datum: 2.8.78 28.7.78 9.7.78	
Abt.: Sachb. CH-Bus		Name: [Signature] Datum: 2.8.78 28.7.78 9.7.78	
Zust.: B3 B2 B1		Änderung: [Signature] Datum: 2.8.78 28.7.78 9.7.78	
80.2.7.08		Ers. 1 Ers. d	



alle IC's an +5V

Datum: 31.11.78 Name: Fleming Zeichnung: 37.78 Blatt: 01		Benennung: <b>MOS-Speicher X1</b> <b>Datenausgangsregister</b>	
2.8.78 28.7.78 9.2.78		Zeichnung: 660412 Blatt: A 01 Datum: 17.09	
Abt./Sache: CHI-Baus		Ers: 1 Ers: d	

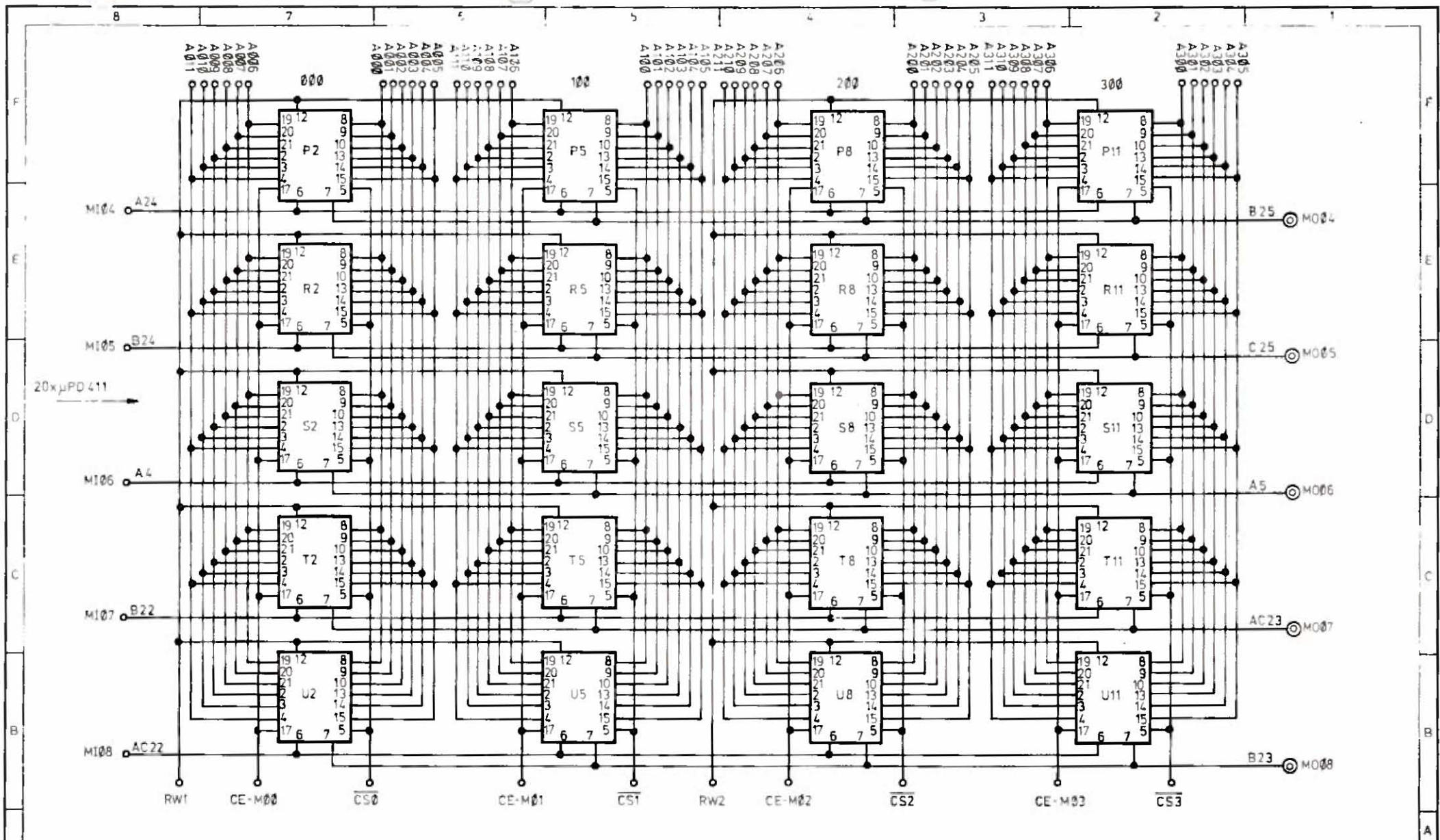
2.7.09



2.7.10

Datum		Name		Benennung			
31.1978		Fleming		MOS-Speicher X1			
Gepr.		31.1978		Speicherschaltung			
Komm. Nr.							
B3	28.7.78	Name		Zeichn./Sach. Nr.		Ting	
B2	28.7.78	Name		660412		A 01 17 10	
B1	9.2.78	Name		Computer SYSTEME		Blätter	
Zust.	Anderung	Datum		Name		Blatt	
		Abt./Sachb.		OH1-Baus		Ers. d.	

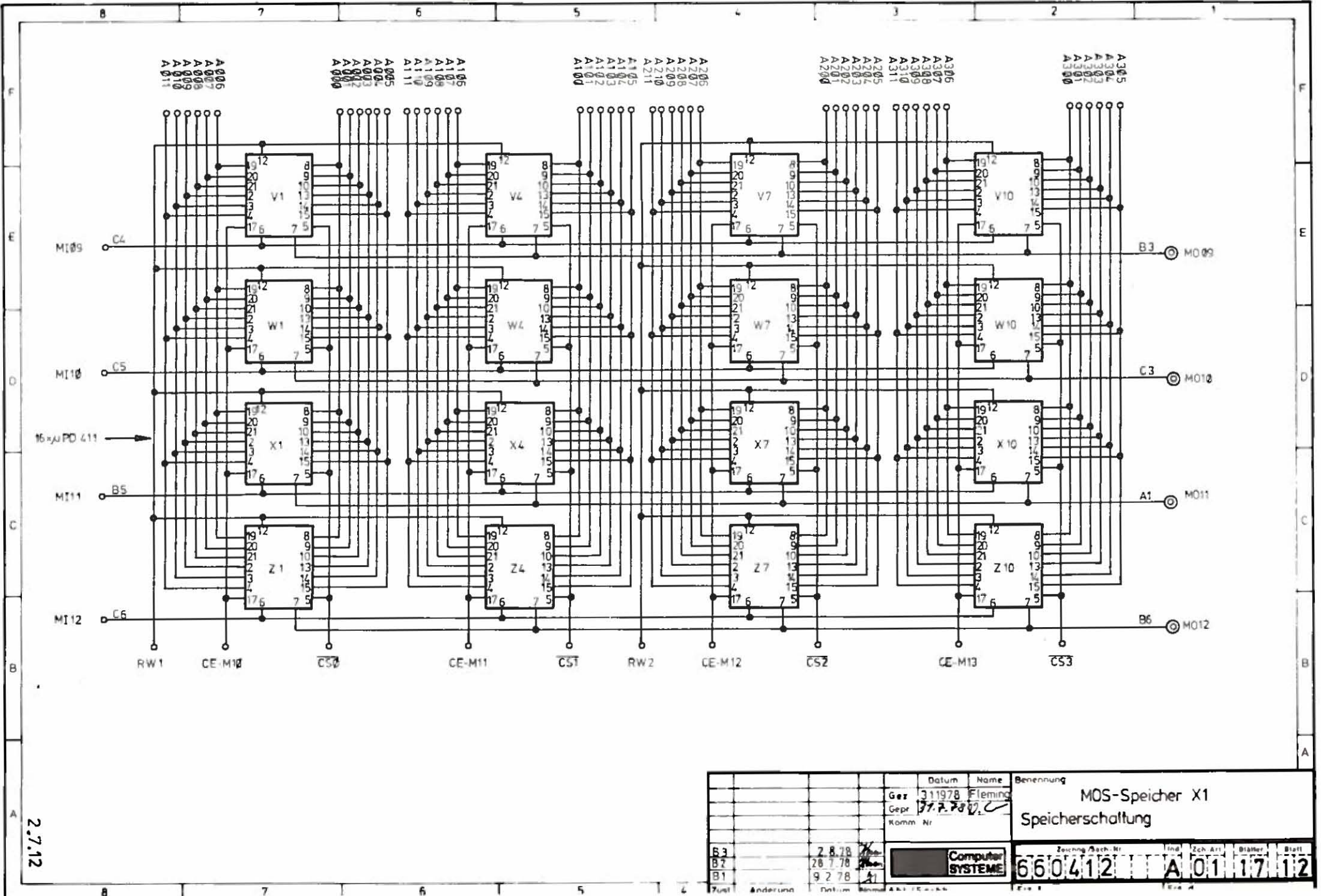




20xμPD 411

2.7.11

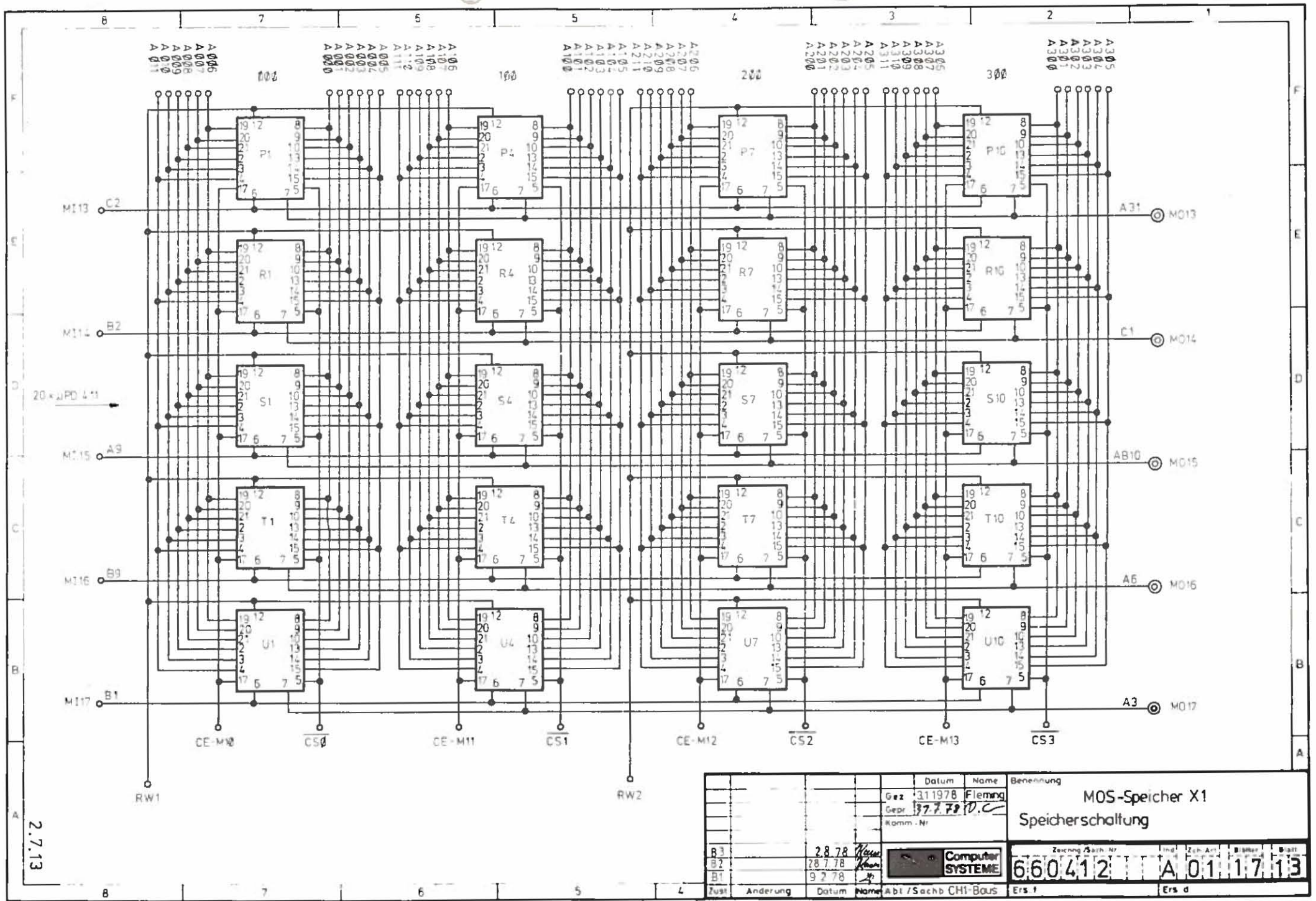
Datum		Name		Benennung	
3.1.1978		Fleming		6 MOS-Speicher X1	
Gez. 77.2.78		77.2.78		Speicherschaltung	
Gepr. 77.2.78		77.2.78		Zeichnung / Zeich. Nr.	
Komm. Nr.		31		660.412	
2.8.78		Computer SYSTEME		Imp. 17.11	
28.7.78		Computer SYSTEME		Zch. Art. 17.11	
9.2.78		Computer SYSTEME		Blatt	



Datum		Name		Benennung			
31.1978		Fleming		MOS-Speicher X1			
Gepr.		31.1978		Speicherschaltung			
Komm. Nr.							
B3	2.8.78			Zeich. Nach. Nr.			
B7	28.7.78			660412			
B1	9.2.78			A 01 17 12			
Computer SYSTEME							

2.7.12

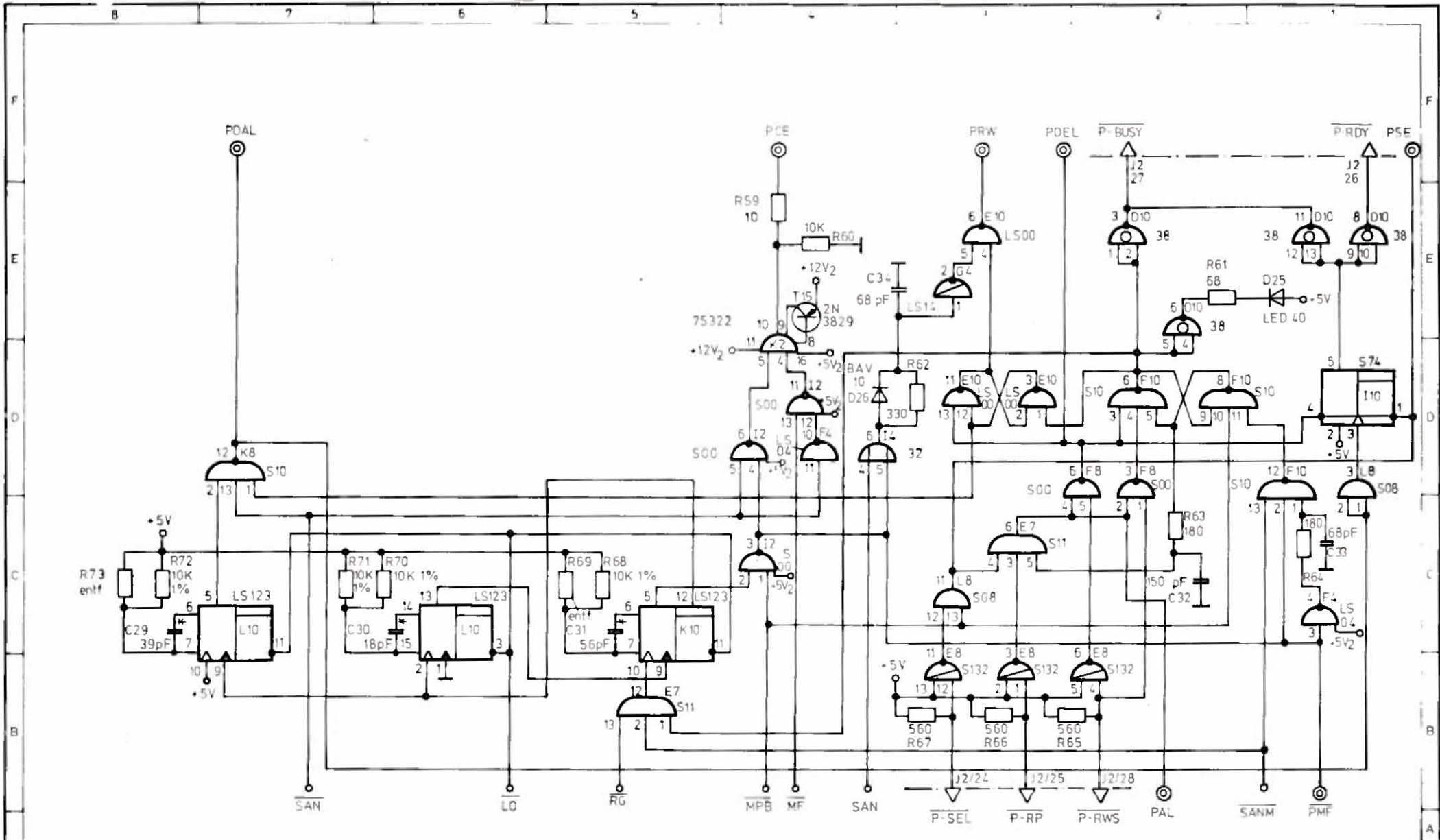




Gez. 31.1978 Fleming		Datum		Name		Benennung	
Gepr. 17.7.78 D.C.		31.1978		Fleming		MOS-Speicher X1	
Komm.-Nr.						Speicherschaltung	
B3	28.78	Computer		Zeichn./Sach-Nr.		Ing. Zeh. Art. Biber Blatt	
B2	28.7.78	SYSTEME		660412		A 01 17 13	
B1	9.2.78	Computer		660412		A 01 17 13	
Just	Anderung	Datum		Name		Abt./Sachb. CHI-Baus	
		Datum		Name		Ers. f	
		Datum		Name		Ers. d	

2.7.13

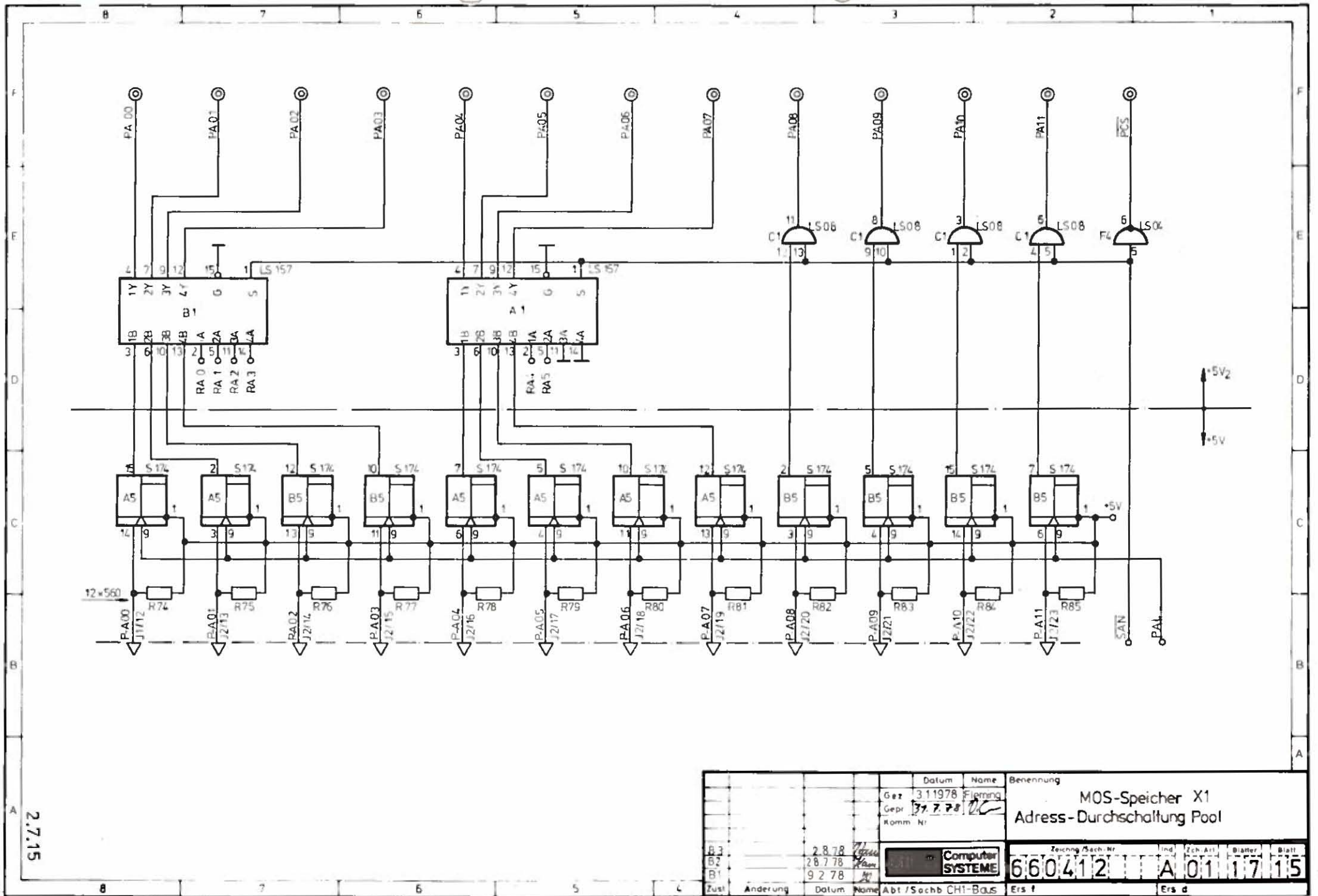




nicht näher bezeichnete IC's an +5V  
 \* Bauteil hat unter Umständen einen anderen Wert

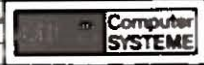
Datum: 8.2.1978		Name: Fleming		Benennung: MOS-Speicher X1	
Gepr: 37.7.78		Komm. Nr.		Pool-Ansteuerung	
Zust: 28.7.78		Computer SYSTEME		660412	
Änderung: 9.2.78		Abt.: Sachb. CH1-Baus		A 01 17 14	

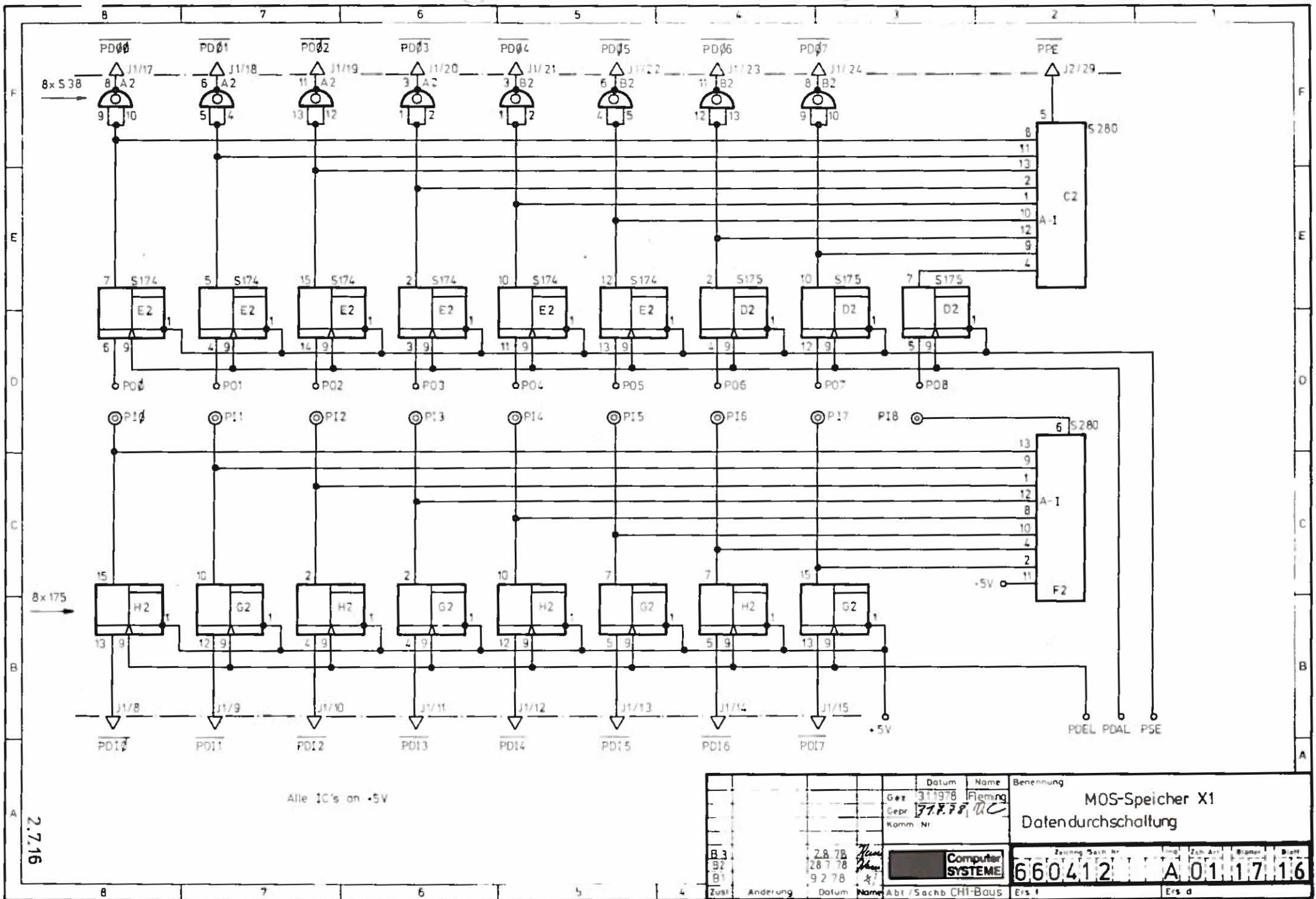
2.7.14



2.7.15

Datum		Name		Benennung	
Gez	3.11.978	Fleming	MOS-Speicher X1		
Gepr	30.7.78		Adress-Durchschaltung Pool		
Komm. Nr.					
B3	2.8.78		Zeichn. / Sach. Nr.		
B2	28.7.78		Ind. Zeich. Blatt Blatt		
B1	9.2.78		660412 A 01 17 15		
Zust.	Anderung	Datum	Name	Abt. / Sachb. CH1-BaUS	Ers. d.

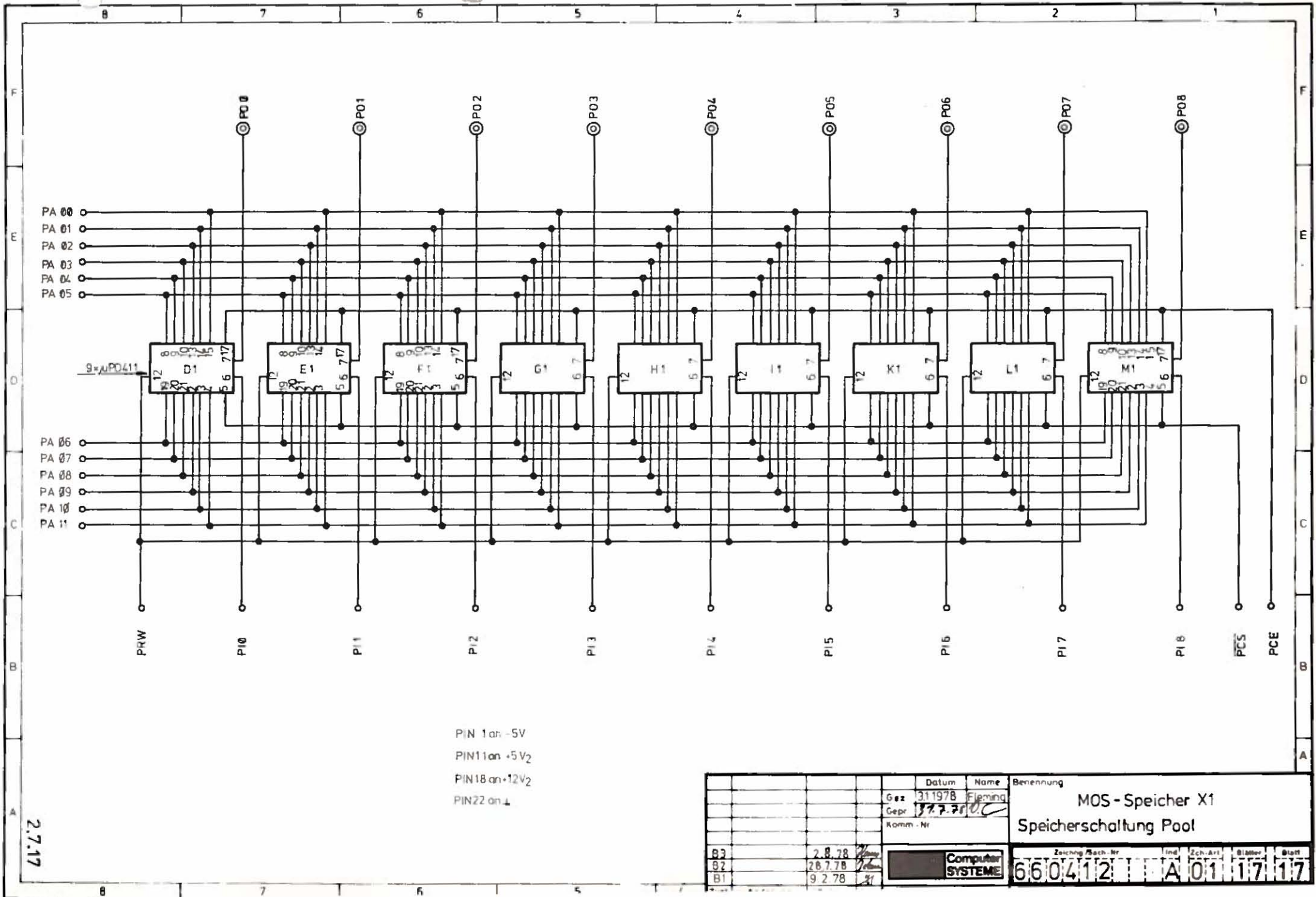




2.7.16

Datum		Name		Benennung	
31.1978		Fleming		MOS-Speicher X1	
Gepr. 7.7.78		[Signature]		Datendurchschaltung	
Komm. Nr.					
B.3	2.8.78	Computer SYSTEME		Zeichn. Sach. Nr.	
B.2	28.7.78			660412	
B.1	9.2.78			A 01.17.16	
Zust.	Änderung	Datum	Name	Abt. / Sachb.	CHT-Baus
				Ers. 1	Ers. d





PIN 1 an -5V  
 PIN 11 an +5V<sub>2</sub>  
 PIN 18 an +12V<sub>2</sub>  
 PIN 22 an ⊥

2.7.17

		Datum	Name	Benennung	
		G: 31.1978	Fleming	MOS - Speicher X1	
		Gepr: 3.7.78		Speicherschaltung Pool	
		Komm - Nr			
B3	2.8.78	Computer SYSTEME		Zeichn. / Sach-Nr	
B2	28.7.78			6610412	
B1	9.2.78			A 01 17 17	